

Title: Simon: Compilerbau (27.06.2012)

Date: Wed Jun 27 14:07:29 CEST 2012

Duration: 80:22 min

Pages: 52

Beispiel: Übersetzungsschema für Ausdrücke

```
Sei folgende Funktion gegeben: void f(void) {
    int x, y, z;
    x = y+z*3;
}
```

- Sei Adressumgebung $\rho = \{x \mapsto 1, y \mapsto 2, z \mapsto 3\}$ gegeben.
- Sei R_4 das erste freie Register, d.h. $i = 4$.

code: *Übersetzung von Anweisungen* $x=y+z*3 \rho = \text{code}_R^4 y+z*3 \rho \leftarrow \text{move } R_1 R_4$

$\rho(x)=1$ $\rho(y)=2$

$\text{code}_R^4 y+z*3 \rho = \text{code}_R^4 y \rho \equiv \text{code}_R^4 y \rho \equiv \text{code}_R^5 z*3 \rho \equiv \text{add } R_4 R_4 R_5$

move Rj Ri *Ergebnis*

Beispiel: Übersetzungsschema für Ausdrücke

```
Sei folgende Funktion gegeben: void f(void) {
    int x, y, z;
    x = y+z*3;
}
```

- Sei Adressumgebung $\rho = \{x \mapsto 1, y \mapsto 2, z \mapsto 3\}$ gegeben.
- Sei R_4 das erste freie Register, d.h. $i = 4$.

$\text{code}_R^4 x=y+z*3 \rho = \text{code}_R^4 y+z*3 \rho$
 $\text{code}_R^4 y+z*3 \rho = \text{move } R_4 R_2$
 $\text{code}_R^5 z*3 \rho \equiv \text{code}_R^5 z$
 $\text{add } R_4 R_4 R_5$
 $\text{code}_R^6 3 \rho = \text{loadc } R_6 3$

code_R^5 z
code_R^6 3
mul R5 R5 R6

Beispiel: Übersetzungsschema für Ausdrücke

```
Sei folgende Funktion gegeben: void f(void) {
    int x, y, z;
    x = y+z*3;
}
```

- Sei Adressumgebung $\rho = \{x \mapsto 1, y \mapsto 2, z \mapsto 3\}$ gegeben.
- Sei R_4 das erste freie Register, d.h. $i = 4$.

$\text{code}_R^4 x=y+z*3 \rho = \text{code}_R^4 y+z*3 \rho$
 $\text{code}_R^4 y+z*3 \rho = \text{move } R_4 R_2$
 $\text{code}_R^5 z*3 \rho = \text{add } R_4 R_4 R_5$
 $\text{code}_R^5 z*3 \rho = \text{move } R_5 R_3$
 $\text{code}_R^6 3 \rho = \text{mul } R_5 R_5 R_6$
 $\text{code}_R^6 3 \rho = \text{loadc } R_6 3$

Beispiel: Übersetzungsschema für Ausdrücke

Sei folgende Funktion gegeben:

```
void f(void) {
    int x, y, z;
    x = y+z*3;
}
```

- Sei Adressumgebung $\rho = \{x \mapsto 1, y \mapsto 2, z \mapsto 3\}$ gegeben.
- Sei R_4 das erste freie Register, d.h. $i = 4$.

$\text{code}_R^4 x=y+z*3 \rho = \text{code}_R^4 y+z*3 \rho$ $\text{code}_R^i e_1+e_2 \rho =$
 $\text{move } R_1 R_4$
 $\text{code}_R^4 y+z*3 \rho = \text{code}_R^4 y+z*3 \rho$ $\rightarrow \text{code}_R^i e_2$
 $\text{move } R_4 R_2$ $\text{code}_R^{i+1} e_1$
 $\text{code}_R^5 z*3 \rho$ $\text{add } R_4 R_4 R_5$ $\text{add } R_i R_i R_i$
 $\text{code}_R^5 z*3 \rho = \text{code}_R^5 z*3 \rho$
 $\text{move } R_5 R_3$
 $\text{code}_R^6 3 \rho$ $\text{mul } R_5 R_5 R_6$
 $\text{code}_R^6 3 \rho = \text{loadc } R_6 3$

Handwritten notes:
 $\text{int } a[100];$
 $\text{while } (i < 100) \{$
 $\quad a[i++] = i;$
 $\quad x = f() + g();$
 $\}$

\leadsto die Zuweisung $x=y+z*3$ wird übersetzt als

move $R_4 R_2$; move $R_5 R_3$; loadc $R_6 3$; mul $R_5 R_5 R_6$; add $R_4 R_4 R_5$; move $R_1 R_4$

106/184

Die Synthesephase

Kapitel 4:

Anweisungen und Kontrollstrukturen

107/184

Über Anweisungen und Ausdrücke

Allgemeine Übersetzungsidee:

- $\rightarrow \text{code}_R^i s \rho$: generiere Kode für Anweisung s
 - $\rightarrow \text{code}_R^i e \rho$: generiere Kode für Ausdruck e in R_i R -Wert r -value
- Es gilt: $i, i+1, \dots$ sind unbenutzte Register

108/184

Über Anweisungen und Ausdrücke

Allgemeine Übersetzungsidee:

- $\text{code}_R^i s \rho$: generiere Kode für Anweisung s
 - $\text{code}_R^i e \rho$: generiere Kode für Ausdruck e in R_i
- Es gilt: $i, i+1, \dots$ sind unbenutzte Register

Für den Ausdruck $x = e$ mit $\rho x = a$ hatten wir definiert:

$$\text{code}_R^i x = e \rho = \text{code}_R^i e \rho$$

$$\text{move } R_a R_i$$

Allerdings ist $x = e$ auch eine Anweisung:

Handwritten note:
 $\text{if } (x=7) \{ \dots \}$
 $\quad 7$

108/184

Über Anweisungen und Ausdrücke

Allgemeine Übersetzungsidee:

$code^i s \rho$: generiere Kode für Anweisung s
 $code_R^i e \rho$: generiere Kode für Ausdruck e in R_i

Es gilt: $i, i+1, \dots$ sind unbenutzte Register

Für den **Ausdruck** $x = e$ mit $\rho x = a$ hatten wir definiert:

$$code_R^i x = e \rho = code_R^i e \rho$$

move $R_a R_i$

Allerdings ist $x = e$ auch eine **Anweisung**:

- Definiere:

$$code^i e_1 = e_2 \rho = code_R^i e_1 = e_2 \rho$$

Das temporäre Register R_i wird dabei ignoriert. Allgemeiner:

$$code^i e \rho = code_R^i e \rho$$

f(x) = x + 1

108/184

Über Anweisungen und Ausdrücke

Allgemeine Übersetzungsidee:

$code^i s \rho$: generiere Kode für Anweisung s
 $code_R^i e \rho$: generiere Kode für Ausdruck e in R_i

Es gilt: $i, i+1, \dots$ sind unbenutzte Register

Für den **Ausdruck** $x = e$ mit $\rho x = a$ hatten wir definiert:

$$code_R^i x = e \rho = code_R^i e \rho$$

move $R_a R_i$

Allerdings ist $x = e$ auch eine **Anweisung**:

- Definiere:

$$code^i e_1 = e_2 \rho = code_R^i e_1 = e_2 \rho$$

Das temporäre Register R_i wird dabei ignoriert. Allgemeiner:

$$code^i e \rho = code_R^i e \rho$$

- Beobachtung:** Die Zuweisung an e_1 ist ein Seiteneffekt beim Auswerten des Ausdrucks $e_1 = e_2$.

108/184

Übersetzung von Anweisungsfolgen

Der Code für eine Anweisungsfolge ist die Konkatenation des Codes für die einzelnen Anweisungen in der Folge:

$$code^i (s \ ss) \rho = code^i s \rho$$

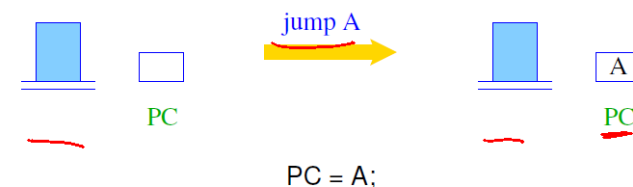
$$code^i \varepsilon \rho = \text{---} // \text{leere Folge von Befehlen}$$

Beachte: s ist eine Anweisung, ss ist eine Folge von Anweisungen

109/184

Sprünge

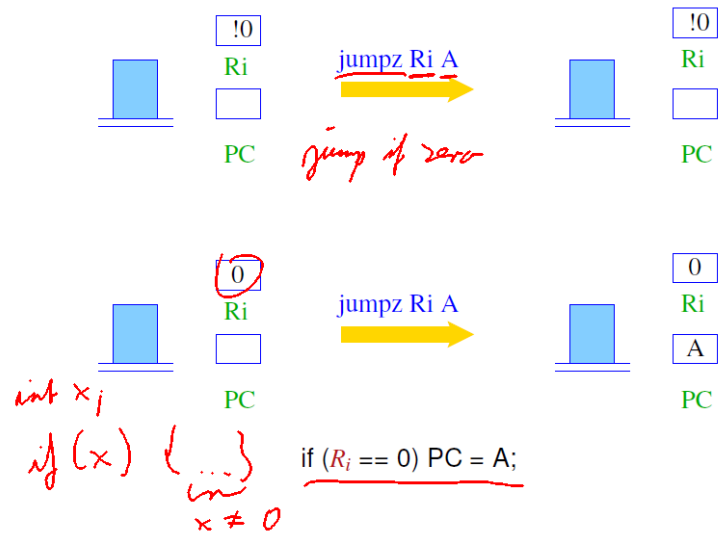
Um von linearer Ausführungsreihenfolge abzuweichen, benötigen wir Sprünge:



110/184

Bedingte Sprünge

Ein bedingter Sprung verzweigt je nach Wert in R_i :



111/184

Verwaltung von Kontrollfluss

Zur Übersetzung von Kontrollfluss Anweisungen müssen Sprünge erzeugt werden.

- bei der Übersetzung eines `if (c)` Konstrukts ist nicht klar, an welcher Adresse gesprungen werden muss, wenn c falsch ist

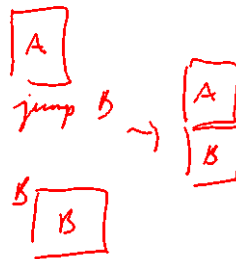
112/184

Verwaltung von Kontrollfluss

Zur Übersetzung von Kontrollfluss Anweisungen müssen Sprünge erzeugt werden.

- bei der Übersetzung eines `if (c)` Konstrukts ist nicht klar, an welcher Adresse gesprungen werden muss, wenn `c` falsch ist
- Instruktionsfolgen können unterschiedlich arrangiert werden
 - minimiere dabei die Anzahl der unbedingten Sprünge
 - minimiere so dass weniger innerhalb Schleifen gesprungen wird
 - ersetze weite Sprünge (far jumps) durch nahe Sprünge (near jumps)

jump ±c c ∈ 0..727



112/184

Verwaltung von Kontrollfluss

Zur Übersetzung von Kontrollfluss Anweisungen müssen Sprünge erzeugt werden.

- bei der Übersetzung eines `if (c)` Konstrukts ist nicht klar, an welcher Adresse gesprungen werden muss, wenn `c` falsch ist
- Instruktionsfolgen können unterschiedlich arrangiert werden
 - minimiere dabei die Anzahl der unbedingten Sprünge
 - minimiere so dass weniger innerhalb Schleifen gesprungen wird
 - ersetze weite Sprünge (far jumps) durch nahe Sprünge (near jumps)
- organisiere die Instruktionen in Blöcke ohne Sprünge

112/184

Verwaltung von Kontrollfluss

Zur Übersetzung von Kontrollfluss Anweisungen müssen Sprünge erzeugt werden.

- bei der Übersetzung eines `if (c)` Konstrukts ist nicht klar, an welcher Adresse gesprungen werden muss, wenn `c` falsch ist
- Instruktionsfolgen können unterschiedlich arrangiert werden
 - minimiere dabei die Anzahl der unbedingten Sprünge
 - minimiere so dass weniger innerhalb Schleifen gesprungen wird
 - ersetze weite Sprünge (far jumps) durch nahe Sprünge (near jumps)
- organisiere die Instruktionen in Blöcke ohne Sprünge

Dazu definieren wir:

Definition

Ein Basisblock (basic block) besteht aus

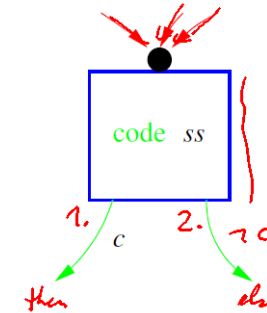
CFG

- einer Folge von Anweisungen `ss`, die keine Sprünge enthält
- einer ausgehenden Menge von Kanten zu anderen Basisblöcken
- wobei jede Kante mit einer Bedingung annotiert sein kann

112/184

Basisblöcke in der Register C-Maschine

Die R-CMa verfügt nur über einen bedingten Sprung, `jumpz`.

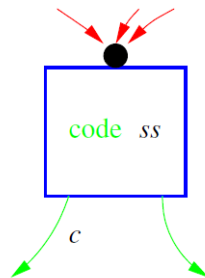


Die ausgehenden Kanten haben eine spezielle Form:

113/184

Basisblöcke in der Register C-Maschine

Die R-CMa verfügt nur über einen bedingten Sprung, `jumpz`.



Die ausgehenden Kanten haben eine spezielle Form:

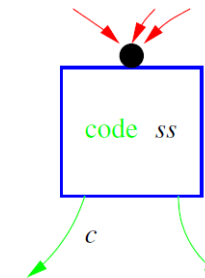
- 1 eine Kante (unbedingter Sprung), mit jump übersetzt



113/184

Basisblöcke in der Register C-Maschine

Die R-CMa verfügt nur über einen bedingten Sprung, `jumpz`.



Die ausgehenden Kanten haben eine spezielle Form:

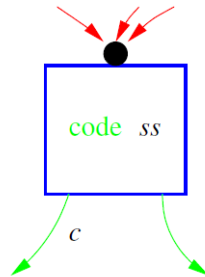
- 1 eine Kante (unbedingter Sprung), mit `jump` übersetzt
- 2 eine Kante mit Bedingung `c = 0` (`jumpz`), eine Kante ohne Bedingung (`jump`)



113/184

Basisblöcke in der Register C-Maschine

Die R-CMa verfügt nur über einen bedingten Sprung, `jumpz`.



Die ausgehenden Kanten haben eine spezielle Form:

- 1 eine Kante (unbedingter Sprung), mit `jump` übersetzt
- 2 eine Kante mit Bedingung $c = 0$ (`jumpz`), eine Kante ohne Bedingung (`jump`)
- 3 eine Liste von Kanten (`jumpi`) und eine `default` Kante (`jump`); wird verwendet für switch Anweisungen (kommt später)



113 / 184

Beschreibung von Kontrollfluss Übersetzungen

Der Einfachheit halber verwenden wir symbolische Sprungziele zur Beschreibung der Übersetzung von Kontrollflussinstruktionen.

- Ein zweiten Durchlauf ist nötig, um symbolische Adressen durch absolute Code-Adressen zu ersetzen.

114 / 184

Beschreibung von Kontrollfluss Übersetzungen

Der Einfachheit halber verwenden wir symbolische Sprungziele zur Beschreibung der Übersetzung von Kontrollflussinstruktionen.

- Ein zweiten Durchlauf ist nötig, um symbolische Adressen durch absolute Code-Adressen zu ersetzen.

Alternativ könnten direkt relative Sprünge eingeführt werden:

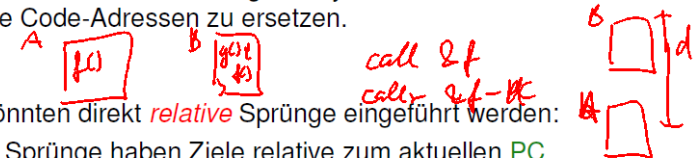
- relative Sprünge haben Ziele relative zum aktuellen PC
- oft reichen kleinere Adressen aus (\leadsto near jumps)
- der Code wird relokierbar, d. h. kann im Speicher unverändert hin und her geschoben werden (position independent code, PIC)
- Der erzeugte Code wäre im Prinzip direkt ausführbar.

114 / 184

Beschreibung von Kontrollfluss Übersetzungen

Der Einfachheit halber verwenden wir symbolische Sprungziele zur Beschreibung der Übersetzung von Kontrollflussinstruktionen.

- Ein zweiten Durchlauf ist nötig, um symbolische Adressen durch absolute Code-Adressen zu ersetzen.



Alternativ könnten direkt relative Sprünge eingeführt werden:

- relative Sprünge haben Ziele relative zum aktuellen PC
- oft reichen kleinere Adressen aus (\leadsto near jumps)
- der Code wird relokierbar, d. h. kann im Speicher unverändert hin und her geschoben werden (position independent code, PIC)
- Der erzeugte Code wäre im Prinzip direkt ausführbar.

Basisblöcke haben den Vorteil, dass sie später zur Programoptimierung weiterverwendet werden können. (Z.B. Reduzierung der Anzahl an Sprüngen.)



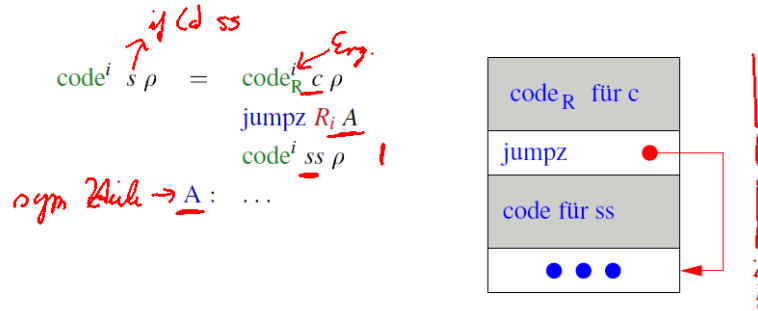
114 / 184

Bedingte Anweisung, einseitig

Betrachten wir zuerst $s \equiv \text{if } (c) \text{ } ss.$
Wir beschreiben die Code-Erzeugung zunächst ohne Basic-Blöcke.

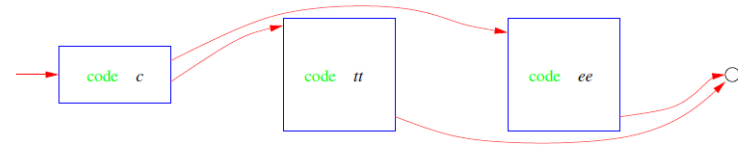
Idee:

- Lege den Code zur Auswertung von c und ss hintereinander in den Code-Speicher;
- Füge Sprung-Befehlen so ein, dass ein korrekter Kontroll-Fluss gewährleistet ist



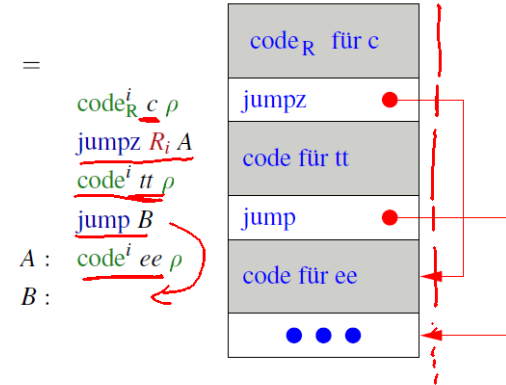
115/184

Bedingte Anweisung, zweiseitig



Übersetzung von $\text{if } (c) \text{ } tt \text{ } \text{else } ee.$

$\text{code}^i \text{if}(c) \text{ } tt \text{ } \text{else } ee \rho =$



116/184

Beispiel für if-Anweisung

Sei $\rho = \{x \mapsto 4, y \mapsto 7\}$ und s die Anweisung:

```

while
→ if (x>y) { /* (i) */ → codeRi x>y ρ
    x = x - y; /* (ii) */ jumpz Ri A
} else { codei x=x-y ρ
    y = y - x; /* (iii) */ A: codei y=y-x ρ
}

```

x = 3 + if...
i++;
x = 5 + i++;

Dann liefert $\text{code}^i s \rho$:

(i) $\text{code}^i_{R} x \rho \equiv \text{move } R_i R_4 \quad \rho(x)=4$
 (ii) $\text{code}^i_{R} y \rho \equiv \text{move } R_{i+1} R_7 \quad \rho(y)=7$
 gr $R_i R_i R_{i+1}$
 $\text{code}^i_{R} x = x - y \rho \equiv \text{code}^i_{R} x > y \rho$
 $\text{code}^i_{R} x = x - y \rho \equiv \text{move } R_4 R_i$
 A: $\text{code}^i_{R} y = y - x \rho$
 B: ...

117/184

Beispiel für if-Anweisung

Sei $\rho = \{x \mapsto 4, y \mapsto 7\}$ und s die Anweisung:

```

if (x>y) { /* (i) */
    x = x - y; /* (ii) */
} else {
    y = y - x; /* (iii) */
}

```

Dann liefert $\text{code}^i s \rho$:

(i) $\text{move } R_i R_4$
 $\text{move } R_{i+1} R_7$
 gr $R_i R_i R_{i+1}$
jumpz $R_i A$

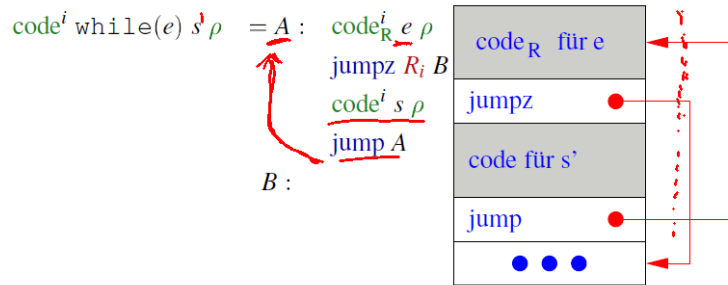
(ii) $\text{move } R_i R_4$
 $\text{move } R_{i+1} R_7$
 $\text{sub } R_i R_i R_{i+1}$
move $R_4 R_i$
jump B

(iii) A: $\text{move } R_i R_7$
 $\text{move } R_{i+1} R_4$
 $\text{sub } R_i R_i R_{i+1}$
move $R_7 R_i$
 B: ...

117/184

Iterative Anweisungen

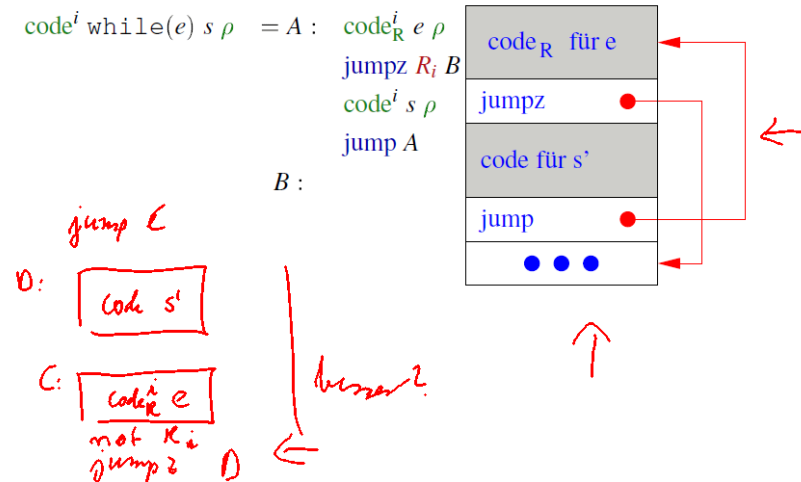
Betrachte schließlich die Schleife $s \equiv \text{while}(e) s'$. Dafür erzeugen wir:



118/184

Iterative Anweisungen

Betrachte schließlich die Schleife $s \equiv \text{while}(e) s'$. Dafür erzeugen wir:



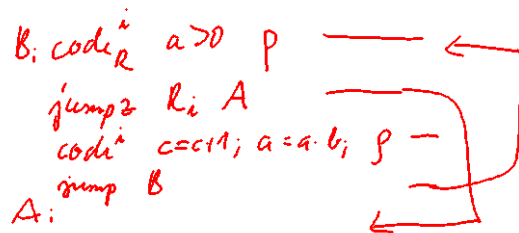
118/184

Beispiel: Übersetzung von Schleifen

Sei $\rho = \{a \mapsto 7, b \mapsto 8, c \mapsto 9\}$ und s die Anweisung:

```
while (a>0) { /* (i) */
  c = c + 1; /* (ii) */
  a = a - b; /* (iii) */
}
```

Dann liefert codeⁱ s ρ die Folge:



119/184

Beispiel: Übersetzung von Schleifen

Sei $\rho = \{a \mapsto 7, b \mapsto 8, c \mapsto 9\}$ und s die Anweisung:

```
while (a>0) { /* (i) */
  c = c + 1; /* (ii) */
  a = a - b; /* (iii) */
}
```

Dann liefert codeⁱ s ρ die Folge:

(i) A: move R_i R₇ |
 loadc R_{i+1} 0
 gr R_i R_i R_{i+1}
 jumpz R_i B

(ii) move R_i R₉
 loadc R_{i+1} 1
 add R_i R_i R_{i+1}
 move R₉ R_i

(iii) move R_i R₇
 move R_{i+1} R₈
 sub R_i R_i R_{i+1}
 move R₇ R_i
 jump A

→ B:

(i) (ii) sub R₇ R₇ R₈

119/184

for-Schleifen

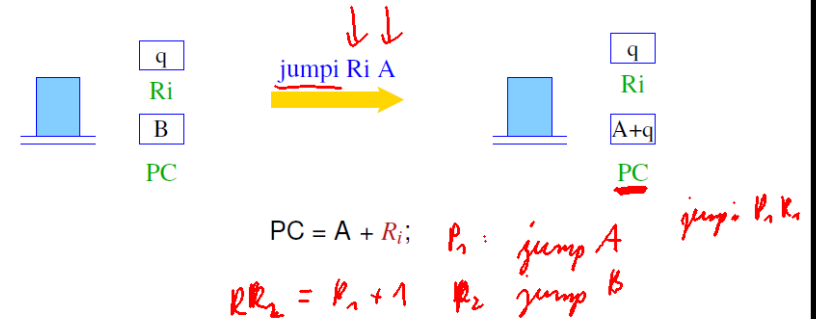
Die **for**-Schleife $s \equiv \text{for } (e_1; e_2; e_3) s'$ ist äquivalent zu der Statementfolge e_1 ; **while** $(e_2) \{s' e_3\}$ – sofern s' keine **continue**-Anweisung enthält.
 Darum übersetzen wir:

$code^i \text{ for}(e_1; e_2; e_3) s \rho = code^i_R e_1 \rho$ ←
 $A: code^i_R e_2 \rho$ ←
 $jumpz R_i B$ ←
 $code^i s \rho$ ←
 $code^i_R e_3 \rho$ ←
 $jump A$ ←
 $B:$

Das switch-Statement

Idee:

- Unterstütze Mehrfachverzweigung in konstanter Zeit
- Benutze Sprungtabelle, die an der i -ten Stelle den Sprung an den Anfang der i -ten Alternative enthält.
- Eine Möglichkeit zur Realisierung besteht in der Einführung von indizierten Sprüngen.



Aufeinanderfolgende Alternativen

Sei ein **switch** s mit k aufeinanderfolgenden **case** Fällen gegeben:

```
switch (e) {
  case  $c_0$ :  $s_0$ ; break;
  :
  case  $c_{k-1}$ :  $s_{k-1}$ ; break;
  default:  $s$ ; break;
}
```

case 5:
 case 6:
 case 7:

d.h. $c_i + 1 = c_{i+1}$ für $i = [0, k - 1]$.

Aufeinanderfolgende Alternativen

Sei ein **switch** s mit k aufeinanderfolgenden **case** Fällen gegeben:

```
switch (e) {
  case  $c_0$ :  $s_0$ ; break;
  :
  case  $c_{k-1}$ :  $s_{k-1}$ ; break;
  default:  $s$ ; break;
}
```

d.h. $c_i + 1 = c_{i+1}$ für $i = [0, k - 1]$. Definiere $code^i s \rho$ wie folgt:

$code^i s \rho = code^i_R e \rho$ ←
 $check^i c_0 c_{k-1} B 0$ → $B: \text{jump } A_0$ ←
 $A_0: code^i s_0 \rho$:
 $jump D$:
 $jump A_{k-1}$ ←
 $default$ → $C: code^i s$
 $D:$

Aufeinanderfolgende Alternativen

Sei ein `switch` s mit k aufeinanderfolgenden `case` Fällen gegeben:

```
switch (e) {
  case c0: s0; break;
  :
  case ck-1: sk-1; break;
  default: s; break;
}
```

d.h. $c_i + 1 = c_{i+1}$ für $i = [0, k - 1]$. Definiere `codei s ρ` wie folgt:

```
codei s ρ = codeiR e ρ
           checki c0 ck-1 B
A0: codei s0 ρ
      jump D
      :
      :
Ak-1: codei sk-1 ρ
       jump D
```

B: jump A₀
: :
: :
C: jump A_{k-1}

`checki l u B` prüft ob $l \leq R_i < u$ gilt und springt entsprechend.

122/184

Übersetzung des `checki` Makros

Das Makro `checki l u B` prüft ob $l \leq R_i < u$. Sei $k = u - l$.

- wenn $l \leq R_i < u$, springt es nach $B + R_i - l$
- wenn $R_i < l$ oder $R_i \geq u$ springt es nach C

5...7

B+0 ... B+2

```
B: jump A0
:
:
      jump Ak-1
C:
```

123/184

Übersetzung des `checki` Makros

Das Makro `checki l u B` prüft ob $l \leq R_i < u$. Sei $k = u - l$.

- wenn $l \leq R_i < u$, springt es nach $B + R_i - l$
- wenn $R_i < l$ oder $R_i \geq u$ springt es nach C

Wir definieren:

R_i steht Wert von e

```
checki l u B = loadc Ri+1 l
               geq Ri+2 Ri Ri+1
               jumpz Ri+2 E
               sub Ri Ri Ri+1
               loadc Ri+1 k
               geq Ri+2 Ri Ri+1
               jumpz Ri+2 D
               → E: loadc Ri k
               D: jumpi Ri B
```

e ≥ l

e = e - l

B + l = C

B: jump A₀
: :
: :
C: jump A_{k-1}

123/184

Übersetzung des `checki` Makros

Das Makro `checki l u B` prüft ob $l \leq R_i < u$. Sei $k = u - l$.

- wenn $l \leq R_i < u$, springt es nach $B + R_i - l$
- wenn $R_i < l$ oder $R_i \geq u$ springt es nach C

Wir definieren:

```
checki l u B = loadc Ri+1 l
               geq Ri+2 Ri Ri+1
               jumpz Ri+2 E
               sub Ri Ri Ri+1
               loadc Ri+1 k
               geq Ri+2 Ri Ri+1
               jumpz Ri+2 D
               E: loadc Ri k
               D: jumpi Ri B
```

Beachte: ein Sprung `jumpi Ri B` mit $R_i = k$ landet bei C .

123/184

Übersetzung der Sprungtabelle

Dies ist nur eine Übersetzung für *spezielle switch*-Anweisungen.

- Beginnt die Tabelle mit 0 statt mit u , brauchen wir den R-Wert von e nicht vermindern, bevor wir ihn als Index benutzen.
- Sind sämtliche möglichen Werte von e sicher im Intervall $[l, u]$, können wir auf check verzichten.
- Kann die Übersetzung von *switch*-Anweisungen als L-Attributierung implementiert werden?

124 / 184

Übersetzung der Sprungtabelle

Dies ist nur eine Übersetzung für *spezielle switch*-Anweisungen.

- Beginnt die Tabelle mit 0 statt mit u , brauchen wir den R-Wert von e nicht vermindern, bevor wir ihn als Index benutzen.
- Sind sämtliche möglichen Werte von e *sicher* im Intervall $[l, u]$, können wir auf check verzichten.
- Kann die Übersetzung von *switch*-Anweisungen als L-Attributierung implementiert werden?
 - nein, denn Marke B ist unbekannt wenn $check^i$ übersetzt wird
 - flexiblere Anordnung wenn Kode-Sequenzen aneinandergelängt werden können
 - im Extrem: Übersetzung mit Basisblöcken

124 / 184

Aufeinanderfolgende Alternativen

Sei ein *switch* s mit k aufeinanderfolgenden *case* Fällen gegeben:

```
switch (e) {
  case c0: s0; break;
  :
  case ck-1: sk-1; break;
  default: s; break;
}
```

d.h. $c_i + 1 = c_{i+1}$ für $i = [0, k - 1]$. Definiere $code^i s \rho$ wie folgt:

$code^i s \rho$	=	$code^i_R e \rho$		
		$check^i c_0 c_{k-1} B$	B :	$jump A_0$
A_0 :	$code^i s_0 \rho$	$jump D$:	:
			C :	$jump A_{k-1}$
	:	:		
A_{k-1} :	$code^i s_{k-1} \rho$	$jump D$		

$check^i l u B$ prüft ob $l \leq R_i < u$ gilt und springt entsprechend.

122 / 184

Übersetzung der Sprungtabelle

Dies ist nur eine Übersetzung für *spezielle switch*-Anweisungen.

- Beginnt die Tabelle mit 0 statt mit u , brauchen wir den R-Wert von e nicht vermindern, bevor wir ihn als Index benutzen.
- Sind sämtliche möglichen Werte von e *sicher* im Intervall $[l, u]$, können wir auf check verzichten.
- Kann die Übersetzung von *switch*-Anweisungen als L-Attributierung implementiert werden?
 - nein, denn Marke B ist unbekannt wenn $check^i$ übersetzt wird
 - flexiblere Anordnung wenn Kode-Sequenzen aneinandergelängt werden können
 - im Extrem: Übersetzung mit Basisblöcken

124 / 184

Allgemeine Übersetzung der switch-Anweisung

Im Allgemeinen können die Werte der Alternativen weit auseinander liegen.

- generiere eine Folge von expliziten Tests, wie für die if-Anweisung

125 / 184

Allgemeine Übersetzung der switch-Anweisung

Im Allgemeinen können die Werte der Alternativen weit auseinander liegen.

- generiere eine Folge von expliziten Tests, wie für die if-Anweisung
- bei n verschiedenen Tests kann binäre Suche angewendet werden $\leadsto O(\log n)$ Tests

125 / 184

Allgemeine Übersetzung der switch-Anweisung

Im Allgemeinen können die Werte der Alternativen weit auseinander liegen.

- generiere eine Folge von expliziten Tests, wie für die if-Anweisung
- bei n verschiedenen Tests kann binäre Suche angewendet werden $\leadsto O(\log n)$ Tests
- hat die Menge der getesteten Werte kleine Lücken (≤ 3), so ist Sprungtabelle effizienter und platzsparender

jump C
jump C
C:

125 / 184

Allgemeine Übersetzung der switch-Anweisung

Im Allgemeinen können die Werte der Alternativen weit auseinander liegen.

- generiere eine Folge von expliziten Tests, wie für die if-Anweisung
- bei n verschiedenen Tests kann binäre Suche angewendet werden $\leadsto O(\log n)$ Tests
- hat die Menge der getesteten Werte kleine Lücken (≤ 3), so ist Sprungtabelle effizienter und platzsparender
- eventuell kann man mehrere Sprungtabellen für verschiedene, zusammenhängende Mengen generieren

125 / 184

Allgemeine Übersetzung der switch-Anweisung

Im Allgemeinen können die Werte der Alternativen weit auseinander liegen.

- generiere eine Folge von expliziten Tests, wie für die `if`-Anweisung
- bei n verschiedenen Tests kann binäre Suche angewendet werden $\leadsto O(\log n)$ Tests
- hat die Menge der getesteten Werte kleine Lücken (≤ 3), so ist Sprungtabelle effizienter und platzsparender
- eventuell kann man mehrere Sprungtabellen für verschiedene, zusammenhängende Mengen generieren
- ein Suchbaum mit Tabellen kann durch profiling anders angeordnet werden, so dass häufig genommene Pfade weniger Tests erfordern

125 / 184

Übersetzung in Basic Blocks

Problem: Wie verknüpft man die verschiedenen Basic Blöcke?

Idee:

- beim Übersetzen einer Funktion: erzeuge einen leeren Basic Block und speichere den Zeiger im Konten der Funktion

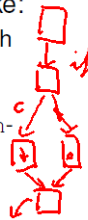
126 / 184

Übersetzung in Basic Blocks

Problem: Wie verknüpft man die verschiedenen Basic Blöcke?

Idee:

- beim Übersetzen einer Funktion: erzeuge einen leeren Basic Block und speichere den Zeiger im Konten der Funktion
- reiche diesen Basic Block zur Übersetzung der Anweisungen runter
- eine Zuweisung wird am Ende des Basic Blocks angehängt
- eine zweiseitige `if` Anweisung erzeugt drei neue, leere Blöcke:
 - 1 einen für den then-Zweig, verbunden mit aktuellem Block durch jumpz Kante
 - 2 einen für den `else`-Zweig, durch jump Kante verbunden
 - 3 einen für die nachfolgenden Anweisungen, verbunden mit `then`- und `else`-Zweig durch jump Kante



126 / 184

Übersetzung in Basic Blocks

Problem: Wie verknüpft man die verschiedenen Basic Blöcke?

Idee:

- beim Übersetzen einer Funktion: erzeuge einen leeren Basic Block und speichere den Zeiger im Konten der Funktion
- reiche diesen Basic Block zur Übersetzung der Anweisungen runter
- eine Zuweisung wird am Ende des Basic Blocks angehängt
- eine zweiseitige `if` Anweisung erzeugt drei neue, leere Blöcke:
 - 1 einen für den `then`-Zweig, verbunden mit aktuellem Block durch jumpz Kante
 - 2 einen für den `else`-Zweig, durch jump Kante verbunden
 - 3 einen für die nachfolgenden Anweisungen, verbunden mit `then`- und `else`-Zweig durch jump Kante
- ähnlich für andere Konstrukte

Zur besseren Navigation sollten auch Rückwärtskanten zwischen den Blöcken eingefügt werden.

126 / 184

Kapitel 5: Funktionen